

Silicon Labs Si4703 Registers

Address: 0x00 Name: DEVICEID

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	PN[3:0]				MFGID[11:0]											
Type	R				R											
Reset	0	0	0	1	0	0	1	0	0	1	0	0	0	0	1	0
Hex	1				2				4				2			

Address: 0x01 Name: CHIPID

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	REV[5:0]						DEV[0:0]				FIRMWARE[5:0]					
Type	R						R				R					
Reset	0	0	0	1	0	0	1	0	0	0	0	0	0	0	0	0
Hex	1						2				0				0	

Address: 0x02 Name: POWERCFG

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	DSMUTE	DMUTE	MONO	0	RDSM	SKMODE	SEEKUP	SEEK	0	DISABLE	0	0	0	0	0	ENABLE
Type	R/W	R/W	R/W		R/W	R/W	R/W	R/W		R/W						R/W
Reset	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Hex	0				0				0				0			

Address: 0x03 Name: CHANNEL

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	TUNE	0	0	0	0	0	CHAN[9:0]									
Type	R/W						R/W									
Reset	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Hex	0				0				0				0			

Silicon Labs Si4703 Registers

Address: 0x04 Name: SYSCONFIG1

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	RDSIEN	STCIEN	0	RDS	DE	AGCD	0	0	BLNDADJ[1:0]		GPIO3[1:0]		GPIO3[1:0]		GPIO1[1:0]	
Type	R/W	R/W		R/W	R/W	R/W										
Reset	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Hex	0				0				0				0			

Address: 0x05 Name: SYSCONFIG2

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	SEEKTH[7:0]								BAND[1:0]		SPACE[1:0]		VOLUME[3:0]			
Type	R/W								R/W		R/W		R/W			
Reset	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Hex	0				0				0				0			

Address: 0x06 Name: SYSCONFIG3

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	SMUTER[1:0]		SMUTEA[1:0]		0	0	0	VOLEXT	SKSNR[3:0]				SKCNT[3:0]			
Type																
Reset	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Hex	0				0				0				0			

Address: 0x07 Name: TEST1

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	XOSCEN	AHIZEN	Reserved													
Type	R/W	R/W														
Reset	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0
Hex	0				1				0				0			

Silicon Labs Si4703 Registers

Address: 0x08 Name: TEST2

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	Reserved															
Type																
Reset	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Hex	0				0				0				0			

Address: 0x09 Name: BOOTCONFIG

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	Reserved															
Type																
Reset	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Hex	0				0				0				0			

Address: 0x0A Name: STATUSRSSI

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	RDSR	STC	SF/BL	AFCRL	RDSS	BLERA[1:0]		ST	RSSI[7:0]							
Type	R	R	R	R	R	R		R	R							
Reset	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Hex	0				0				0				0			

Address: 0x0B Name: READCHAN

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	BLERB[1:0]		BLERC[1:0]		BLERD[1:0]		READCHAN[9:0]									
Type	R		R		R		R									
Reset	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Hex	0				0				0				0			

Silicon Labs Si4703 Registers

Address: 0x0C Name: RDSA

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	RDSA[15:0]															
Type	R															
Reset	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Hex	0				0				0				0			

Address: 0x0D Name: RDSB

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	RDSB[15:0]															
Type	R															
Reset	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Hex	0				0				0				0			

Address: 0x0E Name: RDSC

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	RDSC[15:0]															
Type	R															
Reset	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Hex	0				0				0				0			

Address: 0x0F Name: RDSD

Bit	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
Name	RDSD[15:0]															
Type	R															
Reset	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Hex	0				0				0				0			